



**POLITECNICO  
DI TORINO**

**REGOLAMENTO DIDATTICO**  
**Corso di laurea magistrale**  
**in**  
**INGEGNERIA ELETTRONICA (ELECTRONIC ENGINEERING)**

Dipartimento di Elettronica e Telecomunicazioni  
Collegio di Ingegneria Elettronica, delle Telecomunicazioni e Fisica (ETF)

Anno accademico **2016/2017**

Emanato con D.R. n. 491/16 del 04/10/2016

## INDICE

<b>Art. 1 - Obiettivi formativi specifici e sbocchi occupazionali .....</b>	1
<b>1.1 Obiettivi formativi specifici .....</b>	1
<b>1.2 Sbocchi occupazionali e professionali .....</b>	1
<b>1.3 Profili professionali (codifiche ISTAT) .....</b>	5
<b>Art. 2 - Requisiti di ammissione al Corso di Studio .....</b>	6
<b>Art. 3 - Piano degli studi .....</b>	8
<b>3.1 Descrizione del percorso formativo .....</b>	8
<b>3.2 Attività formative programmate ed erogate .....</b>	8
<b>Art. 4 - Piano carriera e carico didattico, sbarramenti e crediti liberi .....</b>	10
<b>4.1 Regole di presentazione del piano carriera, carico didattico e sbarramenti .....</b>	10
<b>4.2 Crediti liberi .....</b>	10
<b>4.3 Formazione Linguistica .....</b>	11
<b>Art. 5 - Prova finale .....</b>	12
<b>Art. 6 - Altre disposizioni su obblighi degli studenti .....</b>	14
<b>6.1 Regolamento studenti .....</b>	14
<b>6.2 Altri regolamenti .....</b>	14
<b>6.3 Guida dello studente .....</b>	14
<b>Art. 7 - Trasferimenti .....</b>	15
<b>7.1 Regolamentazione .....</b>	15
<b>7.2 Disposizioni annuali .....</b>	15
<b>7.3 Scadenze .....</b>	15

## Art. 1 - Obiettivi formativi specifici e sbocchi occupazionali

### 1.1 Obiettivi formativi specifici

Il Corso di Laurea Magistrale in Ingegneria Elettronica è caratterizzato da una impostazione ad ampio spettro, e offre competenze che spaziano dalle tecnologie alla progettazione di circuiti e sistemi, agli aspetti algoritmici e applicativi. Il percorso di studi fornisce una formazione completa nei diversi settori di interesse specifico dell'elettronica, integrati da approfondimenti nell'ambito delle misure, dei campi elettromagnetici, e dell'elaborazione digitale dell'informazione.

Data la varietà di approfondimenti possibili, non limitati all'ambito strettamente Elettronico ma che comprendono tutti gli aspetti del mondo delle ICT, fin dal concepimento del corso di studio secondo l'ordinamento vigente si è deciso di lasciare ampia possibilità di scelta agli studenti, ponendo il limite massimo dei crediti a scelta al valore di 18, per permettere la costruzione di percorsi rivolti ad approfondimenti di aree specialistiche dell'elettronica (dispositivi, circuiti e sistemi digitali, analogici e a radiofrequenza), o percorsi interdisciplinari che includono significativi contenuti di altre aree delle tecnologie dell'informazione, in particolare dell'informatica (sistemi embedded), delle telecomunicazioni (sistemi wireless) e dei microsistemi.

Tale libertà di scelta è stata negli anni utilizzata dagli studenti per poter completare il proprio percorso formativo con competenze trasversali, acquisendo conoscenze complementari che arricchiscono il proprio know-how strettamente Elettronico e che anzi integrano competenze avanzate nel mondo delle comunicazioni, dell'informatica ed in generale dell'Information Technology.

Tale scelta è stata condivisa e sostenuta dal tessuto economico locale che richiede ingegneri Elettronici ad ampio spettro e non limitati nelle proprie competenze ad uno o pochi campi di specializzazione.

L'Ingegnere Elettronico con Laurea Magistrale è in grado operare in ricerca, progetto e sviluppo alle frontiere della tecnologia, dove occorre non solo usare componenti e metodologie avanzati, ma svilupparne di nuovi, per realizzare applicazioni innovative o con rapporto costo/prestazioni ottimale. Questo richiede la capacità di condurre progetti complessi, con prestazioni al limite della fattibilità tecnologica, di sviluppare nuovi componenti e sottosistemi ad hoc in forma di circuiti integrati o System-On-Chip,e di utilizzare procedure e metodi innovativi. Gli ambiti applicativi spaziano dai vari settori delle tecnologie dell'informazione (telecomunicazioni, elaborazione dell'informazione, misure e sensoristica) alle aree in cui l'elettronica non è esplicitamente evidente, ma riveste un ruolo determinante per le funzionalità e prestazioni (ad esempio i settori veicolistico/trasporti, aerospazio, robotica, controllo ambientale, beni di consumo in genere).

Le Tecnologie dell'Informazione e in particolare l'Elettronica hanno una diffusione capillare nell'industria, nei servizi e in generale nella vita quotidiana, e possono offrire nuove soluzioni e nuovi sbocchi nei più svariati settori applicativi. Sul fronte progettuale, l'Ingegnere Elettronico Magistrale è in grado di condurre analisi delle esigenze applicative e di sviluppare la loro conversione in specifiche di progetto, anche nel caso di sistemi complessi.

### 1.2 Sbocchi occupazionali e professionali

Di seguito sono riportati i profili professionali che il Corso di Studio intende formare e le principali funzioni e competenze della figura professionale.

Il profilo professionale che il CdS intende formare	Principali funzioni e competenze della figura professionale
Ingegnere Analista	Funzioni:

	<p>L'ingegnere elettronico magistrale che svolge il ruolo di analista definisce i requisiti tecnici del dispositivo, sistema o apparato elettronico, anche di elevata complessità, ed è in grado di condurre lo sviluppo di elementi specifici per l'applicazione. Stende le specifiche di progetto e utilizza modelli di simulazione per definire il comportamento atteso del prodotto che dovrà essere in seguito progettato. Funge da interfaccia tra il cliente e i progettisti durante le fasi di realizzazione e di collaudo per verificare l'aderenza alle specifiche.</p> <p><b>Competenze associate alla funzione:</b> L'analista conosce i dispositivi e i componenti di base, anche di elevata complessità, di circuiti e sistemi elettronici nonché le loro applicazioni nell'ambito dell'informatica, delle telecomunicazioni, dell'automazione e degli ambiti correlati. Fondamentale è la competenza di livello sistema, cioè la capacità di definire la funzionalità generale, e con essa le prestazioni e i costi globali, attraverso l'utilizzo e la connessione di blocchi di base. La formazione dell'analista si completa con le competenze di misure elettroniche, anche avanzate, necessarie per la misurazione e il collaudo e la conseguente analisi di rispondenza alle specifiche.</p> <p><b>Sbocchi professionali:</b> Aziende di produzione di beni o servizi sia nei settori ICT che in settori economici diversi, come per esempio quello meccanico. Studi di progettazione. Organizzazioni pubbliche e private.</p>
<b>Progettista di sistema</b>	<p><b>Funzione in un contesto di lavoro:</b> L'ingegnere elettronico magistrale che opera come progettista di sistema progetta, a partire dalle specifiche, sistemi integrati costituiti da un unico componente con funzionalità complesse tutte realizzate nel medesimo circuito integrato o da più circuiti integrati. L'attività comprende sia l'integrazione di componenti di base già progettati o comunque disponibili, sia la progettazione di nuovi componenti, finalizzate alla realizzazione di un sistema elettronico, anche di elevata complessità.</p> <p><b>Competenze associate alla funzione:</b> Per questo ruolo l'ingegnere elettronico magistrale è particolarmente competente sui dispositivi e circuiti integrati e non integrati, e sulle metodologie di progetto (compromessi tra HW e SW, ottimizzazioni di progetto e tecniche di collaudo, uso di CAD). Egli è in grado di valutare il miglior compromesso tra parametri quali: prestazioni, consumo di potenza, costo e affidabilità. Possiede inoltre la capacità di gestire la produzione e l'installazione di un sistema elettronico. Sbocco di qualità di processo e di prodotto.</p> <p><b>Sbocchi professionali:</b> Aziende di produzione di beni sia nei settori ICT che in altri ambiti industriali.</p>
<b>Progettista circuitale</b>	<p><b>Funzione in un contesto di lavoro:</b> L'ingegnere elettronico magistrale progetta realizza sistemi elettronici sia utilizzando componenti o sottosistemi commerciali, sia attraverso la progettazione di componenti ad hoc anche integrati. Questa attività comprende il progetto della scheda e il suo layout, l'organizzazione della produzione, e il collaudo finale. In questo contesto, il progettista circuitale definisce e progetta, in</p>

	<p>base ai requisiti, i circuiti analogici, digitali o misti (A/D) e le diverse unità funzionali.</p> <p>Competenze associate alla funzione: Il progettista circuitale conosce approfonditamente i principi e lo stato dell'arte dei dispositivi elettronici analogici e digitali, delle tecnologie utilizzate, del CAD di progettazione. Deve inoltre possedere competenze legate ai dispositivi e alla tecnologia dei dispositivi attivi, dei sensori e degli attuatori. L'ingegnere magistrale è in grado di eseguire misure in laboratorio e di calibrare gli strumenti di misura.</p> <p>Sbocchi professionali: Aziende di produzione, commercializzazione e distribuzione di prodotti e apparati elettronici, informatici, bio-medicali</p>
<p><b>Progettista di sistemi a Radio Frequenza e di comunicazione</b></p>	<p>Funzione in un contesto di lavoro: Un progettista elettronico di sistemi RF e di comunicazione progetta gli elementi HW e SW di sistemi elettronici operanti nel campo delle telecomunicazioni sia di tipo wireless (sistemi mobili, sistemi via satellite, LAN, domotica, broadcasting) che di tipo cablato (optoelettronica, LAN, WAN, applicazioni automotive). La sua attività si concentra principalmente sul progetto del sistema e delle sue parti funzionali, con utilizzo di circuiti integrati e unità funzionali a diversi livelli di complessità: dal singolo dispositivo al completo sistema radio. In questo contesto l'Ingegnere elettronico magistrale opera sugli aspetti più legati alle apparecchiature e in genere all'hardware.</p> <p>Competenze associate alla funzione: Le competenze per questo ruolo spaziano dalla conoscenza approfondita dell'elettronica analogica e digitale, compresa la Radio Frequenza e le microonde, ai sistemi riconfigurabili, ai circuiti per la conversione A/D e D/A, ai metodi di progetto (trade-off tra HW e SW, ottimizzazione di progetto e tecniche di collaudo) per i sistemi wireless e wireline. Inoltre, l'ingegnere elettronico magistrale con mansioni in questo ambito è in grado di installare e gestire sistemi di comunicazione di vario genere.</p> <p>Sbocchi professionali: Aziende di produzione, commercializzazione e distribuzione di prodotti e apparati elettronici, informatici, bio-medicali.</p>
<p><b>Ingegnere di Ricerca e sviluppo</b></p>	<p>Funzione in un contesto di lavoro: L'ingegnere elettronico magistrale che lavora nell'ambito della ricerca e dello sviluppo, si occupa della progettazione di prototipi a vari livelli in tutti gli ambiti dell'elettronica, analogica, digitale o a radiofrequenza. Caratterizza i prototipi in laboratorio utilizzando strumentazione avanzata. Studia nuove tecniche di fabbricazione di circuiti integrati a larghissima scala d'integrazione. Brevetta nuovi dispositivi e tecniche di produzione. Presenta infine i risultati del suo lavoro a congressi del settore elettronico e microelettronico e li pubblica in riviste specializzate.</p> <p>Competenze associate alla funzione:</p>

	<p>Le competenze di un ricercatore elettronico sono ad ampio spettro e riguardano la fisica dei semiconduttori e dei materiali utilizzati nella microelettronica, la tecnologia di fabbricazione di dispositivi e circuiti integrati, le tecniche di progettazione degli stessi, le metodologie di caratterizzazione per mezzo di strumentazione elettronica di misura e collaudo, le applicazioni dell'elettronica nell'industria dell'information technology e di ambiti correlati.</p> <p>Sbocchi professionali: Centri di ricerca e aziende che creano innovazione.</p>
<b>Responsabile di laboratori</b>	<p>Funzione in un contesto di lavoro:</p> <p>Il laureato in ingegneria elettronica magistrale può essere impiegato in laboratori elettronici di sviluppo o di produzione con mansioni di tecnico ad elevata specializzazione, o di direttore del laboratorio stesso. Nella mansione di direttore, si occupa della organizzazione del lavoro all'interno del team di personale tecnico, della definizione delle strategie di ricerca e sviluppo del committente, della selezione del personale tecnico ad alta specializzazione necessario al funzionamento del laboratorio.</p> <p>Competenze associate alla funzione:</p> <p>Le competenze del direttore di un laboratorio elettronico sono relative a tutte le fasi di progettazione, prototipazione e produzione di un sistema o apparato elettronico, anche di elevata complessità e realizzato con tecnologie a larghissima scala d'integrazione. In particolare l'ingegnere elettronico magistrale impiegato in questo ruolo conosce le tecnologie di progetto e di produzione dei circuiti integrati e delle schede elettroniche; è in grado di selezionare in base al miglior compromesso costo-prestazioni i componenti elettronici di base da utilizzare in un dato progetto; sa utilizzare con perizia la strumentazione di laboratorio e il software di progettazione; ha competenze di controlli automatici per gestire e se necessario approntare gli strumenti di produzione. Inoltre, possiede competenze nell'ambito della gestione delle risorse umane.</p> <p>Sbocchi professionali:</p> <p>Laboratori di ricerca e sviluppo, centri di collaudo, misura e caratterizzazione di sistemi e apparati elettronici, in aziende pubbliche e private e in enti di ricerca.</p>
<b>Esperto Tecnico-Commerciale</b>	<p>Funzione in un contesto di lavoro:</p> <p>L'ingegnere elettronico che svolge mansioni tecnico-commerciali assiste il cliente in tutte le fasi, dalla definizione delle specifiche alla vendita e servizi post-vendita, relativamente a prodotti elettronici ad alto contenuto tecnologico o che impiegano sistemi elettronici. È in grado di organizzare ed effettuare presentazioni e dimostrazioni di sistemi e apparati elettronici, nel contesto di fiere specialistiche o direttamente presso i clienti. Svolge anche il ruolo di interfaccia tra i progettisti e gli esperti di marketing.</p> <p>Competenze associate alla funzione:</p> <p>La relazione con il cliente, privato, azienda o istituzione, che acquista apparati elettronici, specie se di elevato valore aggiunto e di complessità rilevante, richiede competenze tecniche specifiche oltre che attitudini alla comunicazione e alla gestione del processo di vendita. L'ingegnere elettronico magistrale impiegato nel settore tecnico-commerciale di un'azienda possiede una</p>

	<p>conoscenza approfondita delle tecnologie dei componenti e sistemi elettronici, oltre che degli aspetti di affidabilità, manutenzione, prestazioni, consumi energetici. Inoltre, è in grado di valutare i diversi parametri legati allo sviluppo di applicazioni basate su sistemi elettronici di varia complessità.</p> <p><b>Sbocchi professionali:</b> Aziende di produzione, commercializzazione e distribuzione di prodotti e apparati elettronici, informatici, bio-medicali</p>
<b>Libero professionista</b>	<p><b>Funzione in un contesto di lavoro:</b> L'ingegnere elettronico magistrale libero professionista propone soluzioni per l'avvio di nuove attività e produzioni che richiedano l'impiego di apparati elettronici sia come sistemi di produzione sia come prodotti finali. Suggerisce le migliori soluzioni circuitali o di sistema, anche integrate, per una data applicazione nell'ambito dell'information technology o in ambiti correlati. Progetta il dispositivo o circuito integrato o il sistema elettronico richiesto e gestisce le fasi di fabbricazione appoggiandosi ad aziende terze se la consulenza è rivolta ad aziende non del settore.</p> <p><b>Competenze associate alla funzione:</b> Le competenze del libero professionista comprendono tutte le fasi di progettazione, prototipazione e produzione di un sistema o apparato elettronico, anche di elevatissima complessità e realizzato con tecnologie a larghissima scala d'integrazione. Egli è in grado di selezionare in base al miglior compromesso costo-prestazioni i componenti elettronici di base da utilizzare in un dato progetto. Propone la realizzazione ed è in grado di progettare nuovi componenti con i requisiti adeguati alle specifiche ove non siano già presenti in commercio. Sa utilizzare con perizia il software di progettazione. Ha inoltre competenze di controlli automatici per suggerire l'acquisto e se del caso progettare nuove attrezzature di produzione. Infine è in grado di fornire consulenza su brevetti già esistenti e sulle procedure per nuovi brevetti.</p> <p><b>Sbocchi professionali:</b> Attività di consulenza presso aziende, enti pubblici, tribunali e altre organizzazioni.</p>

### 1.3 Profili professionali (codifiche ISTAT)

Con riferimento agli sbocchi professionali classificati dall'ISTAT, un laureato di questo Corso di Studio può intraprendere la professione di:

Codice ISTAT	Descrizione
2.2.1.4.1	Ingegneri elettronici
2.2.1.4.2	Ingegneri progettisti di calcolatori e loro periferiche

## Art. 2 - Requisiti di ammissione al Corso di Studio

Costituiscono requisiti curriculari il titolo di laurea o di un diploma universitario di durata triennale ovvero di altro titolo di studio conseguito all'estero, riconosciuto idoneo, e le competenze e conoscenze che lo studente deve aver acquisito nel percorso formativo pregresso, espresse sotto forma di crediti riferiti a specifici settori scientifico-disciplinari o a gruppi di essi. In particolare lo studente deve aver acquisito un minimo di 40 cfu sui settori scientifico-disciplinari di base FIS/01, FIS/03, ING-INF/05, MAT/02, MAT/03, MAT/05 e 60 cfu sui settori scientifico-disciplinari caratterizzanti e affini CHIM/07, ING-IND/22, ING-IND/31, ING-IND/33, ING-INF/01, ING-INF/02, ING-INF/03, ING-INF/04, ING-INF/05, ING-INF/06, ING-INF/07.

Relativamente al possesso dei requisiti curriculari, le domande di ammissione saranno sottoposte alla valutazione del Referente del Corso di Studio, o suo delegato, che potrà individuare, motivandole, eventuali equivalenze di crediti di settori scientifico disciplinari differenti da quelli previsti dal presente regolamento. Nel limite di 10 cfu, il Referente potrà ammettere il candidato; se il numero di crediti equivalenti è superiore a 10 cfu, la valutazione è sottoposta all'approvazione finale del Vicerettore per la Didattica.

Inoltre, lo studente deve essere in possesso di un'adeguata preparazione personale e della conoscenza certificata della Lingua inglese almeno di livello B2. La certificazione linguistica richiesta per l'ammissibilità è IELTS 5.0 o equivalente o superiore.

Le modalità di verifica dell'adeguatezza della personale preparazione sono le seguenti:

### Candidati del Politecnico di Torino

Sono ammessi i candidati per i quali:

- la durata del percorso formativo è inferiore o uguale a 4 anni (1) indipendentemente dalla media;
- la durata del percorso formativo è superiore a 4 anni ma inferiore o uguale a 5 anni (1) e la media ponderata (2) degli esami è superiore o uguale a 21/30
- la durata del percorso formativo è superiore a 5 anni e la media ponderata(2) degli esami è superiore o uguale a 24/30.

La media ponderata è calcolata su tutti i crediti con voto in trentesimi acquisiti e utili per il conseguimento della laurea di primo livello con l'esclusione dei peggiori 28 crediti (la depurazione non è applicata nel caso di abbreviazioni di carriera).

La durata del percorso formativo di ciascuno studente è valutata in base al numero di anni accademici di iscrizione a partire dalla prima immatricolazione al sistema universitario italiano: per gli studenti iscritti full-time la durata coincide con il numero di anni accademici di iscrizione, mentre per gli studenti part-time, la durata viene valutata considerando mezzo anno di iscrizione per ogni iscrizione annuale part-time.

(1) l'ultima sessione utile per rispettare il requisito di media è la sessione di laurea di Dicembre.

(2) la media ponderata è ottenuta dalla sommatoria (voti x crediti) / sommatoria dei crediti.

### Candidati di altri Atenei

Per gli studenti che hanno conseguito una Laurea triennale presso altri Atenei è richiesta la media ponderata ai crediti uguale o maggiore a 24/30 indipendentemente dal periodo occorso per conseguire il titolo.

La media ponderata (1) è calcolata su tutti i crediti con voto in trentesimi acquisiti e utili per il conseguimento della laurea di primo livello.

(1) la media ponderata è ottenuta dalla sommatoria (voti x crediti)/sommatoria dei crediti.

Ulteriori informazioni possono essere reperite alla pagina <http://apply.polito.it/>.

## Art. 3 - Piano degli studi

### 3.1 Descrizione del percorso formativo

Il percorso formativo della Laurea Magistrale in Ingegneria Elettronica prevede che gli insegnamenti siano tenuti parte in italiano e parte in inglese, ed è possibile costruire percorsi solo in inglese, o percorsi con prevalenza di corsi in italiano. Il percorso formativo comprende un gruppo di insegnamenti obbligatori e un ampio ventaglio di insegnamenti a scelta. Questi corsi consentono di predisporre percorsi rivolti ad approfondimenti di aree specialistiche dell'elettronica, come descritto nel seguito.

La Laurea Magistrale si conclude con una tesi scritta (che può essere in inglese), svolta sotto la supervisione di un docente; il lavoro di tesi può essere svolto anche presso aziende o università estere. Sono attive collaborazioni con università di altri paesi, per il conseguimento di titoli congiunti o di doppie lauree.

Nel primo anno della Laurea Magistrale in Ingegneria elettronica alcuni insegnamenti hanno lo scopo di allineare le conoscenze di base su diversi argomenti di Elettronica, Matematica e Misure a quanto richiesto nei corsi specialistici successivi.

Questi insegnamenti sono organizzati in 5 coppie:

1. Digital Electronics / Sistemi digitali integrati
2. Sistemi di misura e sensori / Testing and certification
3. High Speed electron devices / Optoelettronica
4. Metodi numerici / Finite elements modeling
5. Elettronica analogica e di potenza / Analog and telecommunication Electronics

Nel piano di studi deve essere inserito uno e un solo insegnamento per ciascuna coppia.

Nei "Piani di studio automaticamente approvati" compare uno di questi insegnamenti; l'indicazione va intesa come consiglio, non come vincolo tassativo. Scegliere l'insegnamento "consigliato" rende più coerente il percorso complessivo, ma è anche possibile inserire l'altro corso della stessa coppia, ad esempio per preferenza linguistica.

La Laurea Magistrale in Ingegneria Elettronica prevede gli orientamenti indicati nel seguito:

- Electronic Micro- and Nanosystems (Micro- e Nanosistemi elettronici): tutti gli insegnamenti in inglese
- Devices and Technologies for Integrated Electronics and Optoelectronics (Dispositivi e tecnologie per l'elettronica e l'optoelettronica integrata): tutti gli insegnamenti in inglese
- Progettazione a RF (Radiofrequency design): alcuni insegnamenti in inglese.
- Progettazione Analogica e di Potenza (Design of power and analog electronics): alcuni insegnamenti in inglese.
- Microelettronica (Microelectronics): alcuni insegnamenti in inglese
- Sistemi elettronici (Electronic Systems): alcuni insegnamenti in inglese
- Wireless Systems Design (Progettazione di Sistemi Wireless): tutti gli insegnamenti in inglese
- Embedded Systems (Sistemi Embedded): tutti gli insegnamenti in inglese.

### 3.2 Attività formative programmate ed erogate

L'elenco degli insegnamenti (obbligatori e a scelta), i curriculum formativi, l'eventuale articolazione in moduli, eventuali propedeuticità ed esclusioni e i docenti titolari degli insegnamenti sono consultabili alla pagina: [https://didattica.polito.it/pls/portal30/sviluppo.vis\\_aiq\\_2013.visualizza?sducds=37013&p\\_a\\_acc=2017&tab=B1a](https://didattica.polito.it/pls/portal30/sviluppo.vis_aiq_2013.visualizza?sducds=37013&p_a_acc=2017&tab=B1a).

Si allega al presente Regolamento l'elenco dei Settori Scientifico Disciplinari per tipo di attività (di base, caratterizzanti e affini) previsti nell'Ordinamento didattico del Corso di studio.

## Art. 4 - Piano carriera e carico didattico, sbarramenti e crediti liberi

---

### 4.1 Regole di presentazione del piano carriera, carico didattico e sbarramenti

Il piano carriera contiene tutti gli insegnamenti e le attività formative previste per il singolo studente con riferimento all'intero percorso formativo del corso di studio al quale lo studente è iscritto (insegnamenti obbligatori e optionali per i quali, nel corso della carriera, lo studente dovrà effettuare le scelte) mentre il carico didattico contiene gli insegnamenti previsti nell'anno accademico di iscrizione.

Gli insegnamenti da inserire nel carico didattico possono essere scelti fra tutti quelli compresi nel piano carriera ma, soprattutto per gli insegnamenti obbligatori, lo studente deve considerare eventuali vincoli e precedenze didattiche (per inserire alcuni insegnamenti è necessario averne inseriti altri in precedenza all'interno del carico didattico). Tali vincoli e precedenze sono indicati nel piano degli studi.

E' possibile, previa approvazione del Collegio del corso di studio, compilare un **piano carriera individuale**. La richiesta deve essere inoltrata nel periodo annuale previsto dal calendario accademico per la compilazione del piano carriera e del carico didattico.

Il piano carriera e il carico didattico del primo anno dei corsi di laurea magistrale si definiscono autonomamente successivamente all'immatricolazione secondo i termini annualmente previsti nella guida dello studente.

Per gli anni successivi al primo il piano carriera e il carico didattico si aggiornano all'inizio dell'anno secondo i termini previsti dal calendario accademico.

#### Insegnamenti spenti

Lo studente potrà sostenere l'esame per la prima volta solo dopo aver inserito l'insegnamento nel carico didattico e solo dopo che lo stesso sia stato successivamente impartito. L'esame può essere sostenuto fino all'ultimo anno accademico di attivazione dell'insegnamento: pertanto, qualora un insegnamento venga spento, sarà possibile sostenere l'esame fino all'ultima sessione d'esami dell'anno precedente (settembre). Dopo tale termine l'insegnamento non superato dovrà essere sostituito nel carico didattico da un insegnamento attivo indicato dal Collegio del proprio corso di studio.

Si rimanda inoltre agli art 6, 7 e 8 del Regolamento Studenti e alla Guida dello Studente (Calendario accademico, Definizione piano carriera e carico didattico, Formazione linguistica)

### 4.2 Crediti liberi

#### Crediti liberi

I crediti liberi sono indicati nel piano degli studi e gli studenti devono selezionarli nel momento di definizione del piano carriera.

#### **4.3 Formazione Linguistica**

Il possesso della certificazione di conoscenza di lingua inglese, IELTS con punteggio 5.0 o [equivalente](#), costituisce requisito di ammissibilità a partire dall'a.a. 2016/2017.

## Art. 5 - Prova finale

La prova finale ha un valore da 18 ai 30 crediti, corrispondenti a circa un periodo di tempo che va da circa da un trimestre a un semestre di lavoro a tempo pieno. La prova finale, e ha come oggetto un'analisi, un progetto o un'applicazione a carattere innovativo, relativi ad argomenti coerenti con gli obiettivi formativi del corso di studi, e lo sviluppo di un elaborato scritto conclusivo (Tesi di Laurea). Gli insegnamenti del secondo anno sono distribuiti in modo da poter dedicare un adeguato periodo allo sviluppo della prova finale. E' ammesso alla prova finale lo studente che ha completato il restante percorso formativo.

La tesi di Laurea Magistrale rappresenta una verifica complessiva della padronanza di contenuti tecnici e delle capacità di organizzazione, di comunicazione, e di lavoro individuali, relativamente allo sviluppo di analisi o di progetti complessi. Le attività previste nella prova finale richiedono normalmente l'applicazione di quanto appreso in più insegnamenti, l'integrazione con elementi aggiuntivi e la capacità di proporre spunti innovativi. L'argomento e le attività relative alla prova finale sono concordati con un docente del Politecnico (relatore di Tesi). Le attività possono essere condotte anche presso altri enti o aziende, in Italia o all'estero, sotto la supervisione di un docente relatore del Politecnico e di un tutore dell'ente esterno.

Le attività relative alla preparazione della Tesi di Laurea ed relativi risultati devono essere presentati e discussi pubblicamente, in presenza di una commissione di docenti che esprime una valutazione del lavoro svolto e della presentazione. La tesi di Laurea e la presentazione possono essere in lingua inglese.

L'argomento e le attività relative alla prova finale sono concordati all'inizio con il relatore di Tesi, che agira come supervisore accademico ed avrà la responsabilità di guidare lo studente nel suo percorso formativo e di sviluppo dell'attività proposta.

Gli studenti devono fare la richiesta dell'argomento della tesi in modalità on-line attraverso un'apposita procedura disponibile nella propria pagina personale del portale della didattica nella sezione denominata "Richiesta Prova Finale", rispettando le scadenze per la sessione di interesse pubblicate nella Guida dello Studente nella sezione sostenere l'esame finale.

Il lavoro di tesi consiste di norma nello sviluppo dell'analisi e del progetto di sistemi o componenti elettronici complessi, risultati dall'applicazione di quanto appreso negli insegnamenti del corso di studi nonché dall'integrazione di essi con elementi aggiuntivi quali la capacità di proporre spunti innovativi.

Nel caso in cui le attività siano svolte presso altri Enti di ricerca o industrie, lo studente sarà seguito anche da un tutore dell'ente esterno che lo seguirà al di fuori del Politecnico.

La determinazione del voto finale è assegnata alla commissione di laurea che prenderà in esame la media complessiva degli esami su base 110. A tale media la commissione potrà sommare, di norma, sino ad un massimo di 8 punti prendendo in considerazione:

la valutazione del lavoro svolto per la tesi (impegno, autonomia, rigore metodologico, rilevanza dei risultati raggiunti etc.);  
• la presentazione della tesi (chiarezza espositiva etc.);  
• l'eccellenza del percorso di studi (ad esempio, il numero delle lodi conseguite, le esperienze in università e centri di ricerca all'estero, le eventuali attività extracurricolari o di progettualità studentesca etc.).

La lode potrà essere assegnata al raggiungimento del punteggio 110 a discrezione della commissione e a maggioranza qualificata, ovvero almeno i 2/3 dei componenti la commissione.

Se la tesi ha le caratteristiche necessarie, può essere concessa la dignità di stampa soltanto qualora il voto finale sia centodieci e lode e il parere della commissione sia unanime.

Ulteriori informazioni e scadenze:

- Regolamento studenti art. 11
- Guida dello Studente
- sezione Sostenere l'esame finale

- Bacheca Studenti
- Piano degli studi: programma prova finale

## Art. 6 - Altre disposizioni su obblighi degli studenti

---

### 6.1 Regolamento studenti

Il [Regolamento Studenti](https://didattica.polito.it/regolamenti/pdf/regStudenti/Regolamento_studenti.pdf) ([https://didattica.polito.it/regolamenti/pdf/regStudenti/Regolamento\\_studenti.pdf](https://didattica.polito.it/regolamenti/pdf/regStudenti/Regolamento_studenti.pdf)) disciplina diritti e doveri dello studente e contiene le regole amministrative e disciplinari alla cui osservanza sono tenuti tutti gli studenti iscritti ai corsi di studio o a singole attività formative dell'Ateneo. In particolare disciplina aspetti salienti della carriera dello studente come tipologie di iscrizione, regole per il sostenimento degli esami, decadenza, disciplina, ecc.

### 6.2 Altri regolamenti

Aspetti particolari relativi alla carriera degli studenti sono disciplinati con appositi Regolamenti o Bandi pubblicati sul Portale della Didattica. In particolare si ricordano:

- il [Regolamento Tasse](https://didattica.polito.it/tasse_riduzioni/index.html), pubblicato nella sezione tematica del Portale della Didattica ([https://didattica.polito.it/tasse\\_riduzioni/index.html](https://didattica.polito.it/tasse_riduzioni/index.html)), contiene gli importi delle tasse da versare annualmente. La procedura per chiedere la riduzione delle tasse è spiegata in un'apposita guida.
- il Regolamento di Ateneo per l'erogazione di contributi finalizzati al sostegno e all'incremento della mobilità studentesca verso l'estero contiene i principi e le regole per l'attribuzione e l'erogazione delle borse di mobilità. Le modalità di gestione di tutte le tipologie di mobilità sono quanto più possibile uniformate attraverso l'emanazione di bandi di concorso unitari, pubblicati due volte all'anno nella sezione dedicata del Portale della Didattica: [https://didattica.polito.it/studiare\\_estero/attivita/outgoing.html](https://didattica.polito.it/studiare_estero/attivita/outgoing.html)
- il [Codice etico](http://www.swas.polito.it/_library/downloadfile.asp?id=79770) ([http://www.swas.polito.it/\\_library/downloadfile.asp?id=79770](http://www.swas.polito.it/_library/downloadfile.asp?id=79770)) per quanto espressamente riferito anche agli studenti

### 6.3 Guida dello studente

La Guida dello studente è pubblicata annualmente sul portale della didattica prima dell'inizio dell'anno accademico. Contiene il calendario accademico e le principali norme di Ateneo relative alle carriere degli studenti e alle formalità da eseguire e i rimandi alle pagine internet tematiche del Portale della didattica (<http://didattica.polito.it>) contenenti ulteriori indicazioni.

## Art. 7 - Trasferimenti

---

### 7.1 Regolamentazione

Lo studente che intende effettuare un trasferimento da un corso di studio ad un altro, sia all'interno del Politecnico, sia da o per altra università, deve rispettare le regole previste dall'art. 16 del [Regolamento Studenti](https://didattica.polito.it/regolamenti/pdf/regStudenti/Regolamento_studenti.pdf) ([https://didattica.polito.it/regolamenti/pdf/regStudenti/Regolamento\\_studenti.pdf](https://didattica.polito.it/regolamenti/pdf/regStudenti/Regolamento_studenti.pdf)).

### 7.2 Disposizioni annuali

Ogni anno, con apposite disposizioni pubblicate nel portale della didattica, vengono dettagliate le norme e le modalità per presentare la richiesta e gli eventuali obblighi relativi al sostenimento della prova di ammissione.

### 7.3 Scadenze

Le scadenze per chiedere un trasferimento da o per altro ateneo e un cambio di corso all'interno del Politecnico sono pubblicate annualmente nella [Guida dello studente](https://didattica.polito.it/guida) (<https://didattica.polito.it/guida>).

TIPO_ATTIVITA'	DESCRIZIONE ATTIVITA'	ATTIVITA' FORMATIVA_MIN	ATTIVITA' FORMATIVA_MAX	AMBITO DISCIPLINARE	AMBITO DISCIPLINARE_MIN	AMBITO DISCIPLINARE_MAX	SETTORE
B	ATTIVITA' CARATTERIZZANTI	45	62	Ingegneria elettronica	45	62	ING-INF/01 ING-INF/02 ING-INF/07
C	ATTIVITA' AFFINI	12	22	Attività formative affini o integrative	12	22	FIS/03 ING-INF/03 ING-INF/05 ING-INF/07 MAT/05 MAT/08
D	ALTRE ATTIVITA'	12	18	A scelta dello studente	12	18	
E	ALTRE ATTIVITA'	18	30	Per la prova finale	18	30	
F	ALTRE ATTIVITA'	6	10	Abilità informatiche e telematiche	6	10	
				Altre conoscenze utili per l'inserimento nel mondo del lavoro	0	0	
				Tirocini formativi e di orientamento	0	0	
				Ulteriori conoscenze linguistiche	0	0	